

MINISTÉRIO DA EDUCAÇÃO CENTRO FEDERAL DE EDUCAÇÃO TECNOLÓGICA DE MINAS GERAIS DIRETORIA DE GRADUAÇÃO

Plano Didático

CAMPUS TIMÓTEO	Curso: Engenharia de Computa	ção
Disciplina: Arquitetura e Organização de Computadores I		Código da disciplina: G07AOCO1.01
Docente responsável: Bruno Rodrigues Silva		Data de elaboração:
Coordenador do Curso: Rodrigo Gaiba de Oliveira		25/08/2025

Período letivo: 3º/2025

Carga horária total: 60 horas-aulas Créditos: 4

Natureza: Teórico Oferta: Obrigatória

Área de formação (DCN): Básica

Competências/habilidades a serem desenvolvidas: C03, C04, C06, C08, C09

Departamento que oferta a disciplina: DECOMTM

Atendimento extraclasse aos discentes	
Local: Sala 39 e Sala 43 – Bbloco B	
Horário semanal: segunda-feira e quinta-feira às 13h00	

Metodologia de ensino		
1) Aulas expositivas.		
2) Realização de avaliações formativas indiduais.		
3) Trabalho prático com programação assembly em simulador MARS.		
4) Trabalhos prátricos com simulador de circuitos HADES.		

Atividades avaliativas	V4lor
Avaliação formativa (2x20)	40
Trabalhos práticos (3x20)	60
Total	100

Recursos	
Datashow e quadro com pincel.	

В	Bibliografia adicional		
1	PDF eleaborado pelo docente, que serão publicados no AVA.		
2			

Observações	
Será criado um grupo (opcional ao estudante), para agilizar a comunicação e permitir esclarecimentos de dúvidas.	



MINISTÉRIO DA EDUCAÇÃO CENTRO FEDERAL DE EDUCAÇÃO TECNOLÓGICA DE MINAS GERAIS DIRETORIA DE GRADUAÇÃO

Plano Didático

Cronograma			
Data			
25/08	(01/30) Apresentação do Plano de Ensino da disciplina. Conceitos introdutórios.		
28/08	(02/30) Videos sobre fabricação de chips e arquiteturas modernas.		
01/09	(03/30) Videos sobre fabricação de chips e arquiteturas modernas.		
04/09	(04/30) Abstrações e tecnologias computacionais.		
08/09	(05/30) Abstrações e tecnologias computacionais.		
11/09	(06/30) Programação assembly MIPS.		
15/09	(07/30) Programação assembly MIPS.		
18/09	(08/30) Programação assembly MIPS.		
22/09	(09/30) Programação assembly MIPS.		
25/09	(10/30) Programação assembly MIPS.		
29/10	(11/30) Programação assembly MIPS.		
02/11	(12/30) Medindo o desempenho de arquiteturas e implementações de arquiteturas.		
06/10	(13/30) Medindo o desempenho de arquiteturas e implementações de arquiteturas.		
09/10	(14/30) Avaliação 01		
13/10	(15/30) Caminho de dados monociclo.		
16/10	(16/30) Caminho de dados monociclo.		
20/10	(17/30) Caminho de dados monociclo.		
23/10	(18/30) Caminho de dados monociclo.		
30/10	(20/30) Caminho de dados monociclo.		
03/11	(21/30) Caminho de dados monociclo.		
06/11	(22/30) Caminho de dados multiciclo.		
10/11	(23/30) Caminho de dados multiciclo.		
13/11	(24/30) Caminho de dados multiciclo.		
17/11	(25/30) Caminho de dados multiciclo.		
24/11	(26/30) Caminho de dados multiciclo.		
27/11	(27/30) Caminho de dados multiciclo.		
01/12	(28/30) Caminho de dados multiciclo.		
04/12	(29/30) Caminho de dados multiciclo.		
08/12	(30/30) Avaliação 02		
11/12	Aula extra (opcional)		
15/12	Aula extra (opcional)		
18/12	Aula extra (opcional)		
22/12	Aula extra (opcional)		
29/12	Aula extra (opcional)		