

Plano Didático

CAMPUS TIMÓTEO	Curso: Engenharia de Computação
Disciplina: Laboratório de Sistemas Digitais para Computação	Código: G07LSDC0.01
Docente responsável: Elder de Oliveira Rodrigues	Data: 26/08/2025
Coordenador do Curso: Rodrigo Gaiba de Oliveira	Data: 26/08/2025

Período letivo: 2º/2025

Carga horária total: 30 horas-aulas

Créditos: 2

Natureza: Prática

Oferta: Obrigatória

Área de formação (DCN): Básica

Competências/habilidades a serem desenvolvidas: C02, C03, C04, C06, C07, C09

Departamento que oferta a disciplina: DECOMTM

Atendimento extraclasse aos discentes
Local: Sala Coordenação de curso/depto ou Sala Laboratório de Circuitos Elétricos e Eletrônica
Horário semanal: 3ª feira 9:00h as 10:00h

Metodologia de ensino	Atividades avaliativas	Valor
1) Avaliação contínua em aulas de laboratório	Práticas com roteiro	40
2) Uso de documenttos de componentes: datasheet	Avaliação prática 1	19
3) Tarefas e exercícios em grupo.	Avaliação prática 2	19
4) Apresentação: Trab./Projeto em equipe ou individual	Avaliação prática 3 ou projeto	22
5) Contextualização com exemplos reais do meio profissional		
	Total	100

Recursos
Quadro branco com pincel atômico; Datashow.
Laboratório de Circuitos e Eletrônica: Bancadas com ambiente de desenvolvimento (instrumentos), protoboard e kits
Laboratório de Circuitos e Eletrônica: Componentes eletrônicos diversos.
Software de Simulação

Bibliografia adicional
1 A definir durante o curso; Powerpoint; PDF elaborado pelo docente, internet, etc...
2 Referência Bibliográfica digital contratada pelo CEFET-MG, ou livro que não exista na BIB Campus Timóteo...

Observações
Em caso necessário para equilibrar aulas práticas (laboratório) com a teoria, ajustes de aula(s) no(s) sábado(s) letivo(s) poder(a)ão ocorrer conforme calendário acadêmico.
O professor reserva o direito em qualquer tempo do semestre conforme dinâmica da turma de alterar a sequencia/conteúdo das aulas práticas conforme datas letivas (quando necessário), bem como, a distribuição de pontos de todas as atividades, avaliação, trabalho, projeto, lista de exercícios, etc... conforme informado neste plano didático.

Plano Didático

	Cronograma	
	Data	Atividades Práticas
1	29/08/2025	Apresentação do Plano de Ensino e Didático; Segurança no laboratório. Matriz de Contato
2	05/09/2025	Testes com as Portas lógicas: And, Or, Not, Nand e Nor, etc...
3	12/09/2025	Circuito combinacional de x entradas
4	19/09/2025	Circuito com portas universais: Nand e Nor
5	26/09/2025	Circuito somatório com complemento de 2 de 1 e soma normal
6	03/10/2025	Circuito somatório com decodificador de display
7	10/10/2025	Avaliação Prática 1: circuito combinacional
8	17/10/2025	Sinais de clock. Flip Flops síncronos e assíncronos. Contador assíncrono mod-4
9	24/10/2025	Circuitos Contadores Assíncronos e display de 7 Segmentos
10	31/10/2025	Projeto de Contadores Assíncronos e display de 7 Segmentos
11	07/11/2025	Circuito com Multiplexador(es) e/ou Demultiplexador(es)
12	14/11/2025	Circuito com Multiplexador(es) e/ou Demultiplexador(es)
13	21/11/2025	Avaliação Prática 2
14	28/11/2025	Atividade com projeto relógio digital e display de 7 Segmentos
15	05/12/2025	Projeto ou Avaliação Prática 3
16	12/12/2025	Ajuste se necessário
17	19/12/2025	Ajuste se necessário