

**ANÁLISE DA ADEQUAÇÃO E VALIDAÇÃO DAS BIBLIOGRAFIAS**

<b>DISCIPLINA:</b> Arquitetura e Organização de Computadores I	<b>CÓDIGO:</b> G07AOCO1.01
<b>EIXO:</b> Fundamentos de Engenharia de Computação	
<b>Ementa:</b> Histórico dos computadores digitais. Níveis de abstração. Blocos funcionais de uma microarquitetura: processador, ALU, memória primária, unidade de controle e demais componentes em nível de abstração RTL. A equação clássica de desempenho de CPU. A relação entre frequência de clock e consumo de potência. Arquitetura de conjunto de instruções.	

<b>Bibliografia Básica</b>		<b>Quantidade Disponível</b>	<b>Físico (F) Virtual (V)</b>
1	HENNESSY, John L.; PATTERSON, David A. Arquitetura de computadores: uma abordagem quantitativa. Tradução de Daniel Vieira. Revisão de Raul Sidnei Wazlawick. 4. ed. Rio de Janeiro: Elsevier, 2008. 494 p. ISBN 978-85-352-2355-2.	21	F
2	PATTERSON, David A.; HENNESSY, John L. Computer organization and design: the hardware/software interface. Colaboração de Perry Alexander. 5. ed. Waltham, MA: Morgan Kaufmann, c2014. xxii, 575, [194] p., il. ISBN 9780124077263.	8	F
3	HENNESSY, John L.; PATTERSON, David A. Computer Organization and Design ARM Edition: The Hardware Software Interface. Morgan Kaufmann, 2016. 720. ISBN-10 0128017333	8	F
<b>Bibliografia Complementar</b>		<b>Quantidade Disponível</b>	<b>Físico (F) Virtual (V)</b>
1	TANENBAUM, Andrew S.; AUSTIN, Todd. Organização estruturada de computadores. Tradução de Daniel Vieira. Revisão de Wagner Luiz Zucchi. 6. ed. São Paulo: Pearson, c2013. xvii, 605 p., il. ISBN 9788581435398.	5	F
2	STALLINGS, William. Arquitetura e organização de computadores. 10. ed. São Paulo: Pearson, c2018. xvi., 209 p., il. ISBN 9788543020532 (broch.).	8	F
3	PARHAMI, Behrooz. Arquitetura de computadores: de microcomputadores a supercomputadores. São Paulo: McGraw-Hill, 2008. xvi, 560 p., il. ISBN 978-85-7726-025-6.	8	F
4	NULL, Linda; LOBUR, Julia. Princípios básicos de arquitetura e organização de computadores. 2. ed. Porto Alegre: Bookman, 2010. 821 p., il. (Ciência da computação). ISBN 9788577807376.	4	F
5	VAHID, Frank. Digital design: with RTL design, VHDL, and Verilog. 2. ed. New Jersey: John Wiley & Sons, c2011. 575 p. ISBN 9780470531082 (enc.).	4	F

**Parecer:** confirmo que a lista de referências apresentada obedece à orientação de possuir três títulos diferentes para as referências básicas e possuir cinco títulos diferentes para as referências complementares, alinhadas com a ementa da disciplina. Adicionalmente, informo que a quantidade disponível no acervo é compatível com as necessidades do curso (mínimo de oito exemplares para cada referência básica e quatro exemplares para cada referência complementar).

**Docentes Responsáveis**

1)	Bruno Rodrigues Silva
2)	
3)	
4)	
5)	



Emitido em 20/10/2023

**RELATÓRIO Nº 20/2023 - CECOMTM (11.51.22)**

(Nº do Protocolo: NÃO PROTOCOLADO)

(Assinado digitalmente em 23/10/2023 11:10 )

BRUNO RODRIGUES SILVA

PROFESSOR ENS BASICO TECN TECNOLOGICO

DCCTM (11.63.05)

Matrícula: ###759#5

(Assinado digitalmente em 22/10/2023 12:26 )

RODRIGO GAIBA DE OLIVEIRA

COORDENADOR

CECOMTM (11.51.22)

Matrícula: ###924#3

Visualize o documento original em <https://sig.cefetmg.br/documentos/> informando seu número: **20**, ano: **2023**, tipo: **RELATÓRIO**, data de emissão: **20/10/2023** e o código de verificação: **a59584638c**